

LITERATURA

- [1] Antognetti P., Massobrio G. [red.]: *Semiconductor Device Modeling with SPICE*, McGraw–Hill Book Company, 1988.
- [2] Białko M.: *Analiza układów elektronicznych wspomagana mikrokomputerem*, WNT, 1989.
- [3] Boyle G.R., Cohn B.M., Pederson D.O., Solomon J.E.: *Macromodeling of Integrated Circuit Operational Amplifiers*, Journal of Solid–State Circuits, Vol. SC–9, No.6, ss.353–363, December, 1974.
- [4] Calahan D.A.: *Computer Aided Network Design*, McGraw–Hill, Inc., 1972.
- [5] Chua L.O., Lin P.M.: *Komputerowa analiza układów elektronicznych. Algorytmy i metody obliczeniowe*, WNT, Warszawa, 1981.
- [6] Cichocka Z.: *Topologiczna Analiza Obwodów Elektronicznych Liniowych*, Skrypt Politechniki Śląskiej nr 1578, Gliwice, 1990.
- [7] Curtice W.R.: *A MESFET Model for Use in the Design of GaAs Integrated Circuits*, IEEE Trans. on Microwave Theory and Tehniques, Vol. MTT–28, No. 5, ss. 448–456, May 1980.
- [8] Feynman R.P., Leighton R.B., Sands M.: *Feynmana wykłady z fizyki, tom III, mechanika kwantowa*, PWN, Warszawa, 1972.
- [9] Feynman R.P., Leighton R.B., Sands M.: *Feynmana wykłady z fizyki, tom II, część 2*, PWN, Warszawa, 1970
- [10] Fisher F.J., Connelly J.A.: *Modeling Time–Dependent Elements for SPICE Transient Analyses*, IEEE Transactions on Computer–Aided Design, Vol. CAD–5, No. 3, July 1986, ss.429–432.
- [11] Gąsiorek S., Wadas R.: *Ferryty, zarys własności i technologii*, WKŁ, Warszawa, 1987.
- [12] Gessing R., Latarnik M., Skrzywan–Kosek A.: *Zbiór zadań z teorii nieliniowych układów regulacji i sterowania*, WNT , Warszawa, 1981.
- [13] Goc R.: *IBM PC — to proste i ciekawe*, Wydawnictwo Nakom, Poznań, 1992.
- [14] Hasse L., Spiralski L.: *Szumy elementów i układów elektronicznych*, WNT, Warszawa, 1981.

-
- [15] Jiles D.C., Atherton D.L.: *Theory of Ferromagnetic Hysteresis*, Journal of Magnetism and Magnetic Materials, 61 (1986), ss. 48–60
- [16] Katalog 9–R, *Materiały i rdzenie ferrytowe. Ferryty magnetycznie miękkie FERROXYD*, Wydawnictwa Przemysłu Maszynowego WEMA, Warszawa, 1971
- [17] Krakowski M.: *Elektrotechnika Teoretyczna*, Tom 1, PWN, Warszawa, 1991.
- [18] Kutner R.: *Mapy i dziwne atraktory*, Delta, nr.4(189), 1989, ss.11–13.
- [19] Marciniak W.: *Modele elementów półprzewodnikowych*, WNT, Warszawa, 1985.
- [20] Marciniak W.: *Przyrządy półprzewodnikowe i układy scalone*, WNT, Warszawa, 1984.
- [21] Masewicz T.: *Radioelektronika dla praktyków*, WKŁ, Warszawa 1986.
- [22] Meyer J.E.: *MOS Models and Circuit Simulation*, RCA Review, Vol. 32, ss.42–63, 1971.
- [23] Nagel L., Rohrer R.: *Computer Analysis of Nonlinear Circuits Excluding Radiation (CANCER)*, IEEE Journal of Solid-State Circuits, SC–6, pp.166–182, 1971.
- [24] Nagel L.: *SPICE2: A Computer Program to Simulate Semiconductor Circuits*, Memorandum No. ERL–M520 (9 May 1975), College of Engineering University of California, Berkeley, 94720.
- [25] Nosal Z.: *Projektowanie tranzystorowych generatorów mikrofalowych o szerokim zakresie przestrajanania*, Materiały XIII KKTOiUE, Bielsko–Biała, 16–18.X.1990, ss.741–745.
- [26] Porębski J., Korohoda P.: *SPICE2. Program analizy nieliniowej układów elektronicznych*, AGH, Skrypt nr 1165, Kraków 1989.
- [27] Praca zbiorowa pod redakcją: Achmatowicz O., Axt M., Bańkowski Z., Bretsznajder S.T., Hurwic J., Zienkiewicz J., Znaczyński A.: *Kalendarz chemiczny*, część 1, s.389, PWNT, Warszawa, 1954.
- [28] Sangiovanni–Vincentelli A.L.: *Circuit Simulation*, w pracy zbiorowej pod redakcją Antognetti P.: *Computer Design Aids for VLSI Circuits*, Groningen the Netherlands, Sijthoff and Noordhoff, 1981.
- [29] Shichman H., Hodges D.A.: *Modeling and Simulation of Insulated–Gate Field–Effect Transistor Switching Circuits*, IEEE Journal of Solid–State Circuits, Vol. SC–3, No.3, ss.285–289, 1968.
- [30] Tadeusiewicz M.: *Metody komputerowej analizy stałoprądowej nieliniowych układów*

-
- elektronicznych*, WNT, 1991.
- [31] Tuinenga P.: *SPICE. A Guide to Circuit Simulation & Analysis Using PSpice*, Prentice Hall 1988.
- [32] Vladimirescu A., Liu S.: *The Simulation of MOS Integrated Circuits Using SPICE2*, Memorandum No. #M80/7.
- [33] Vladimirescu A., Zhang K., Newton A.R., Pederson D.O.: *SPICE version 2G.4 User's Guide*, 22 June 1981, Department of Electrical Engineering and Computer Sciences, University of California, Berkeley, CA 94720.
- [34] Węgrzyn S.: *Podstawy automatyki*, PWN, Warszawa 1980.
- [35] Zagajewski T.: *Układy elektroniki przemysłowej*, WNT, Warszawa, 1964.